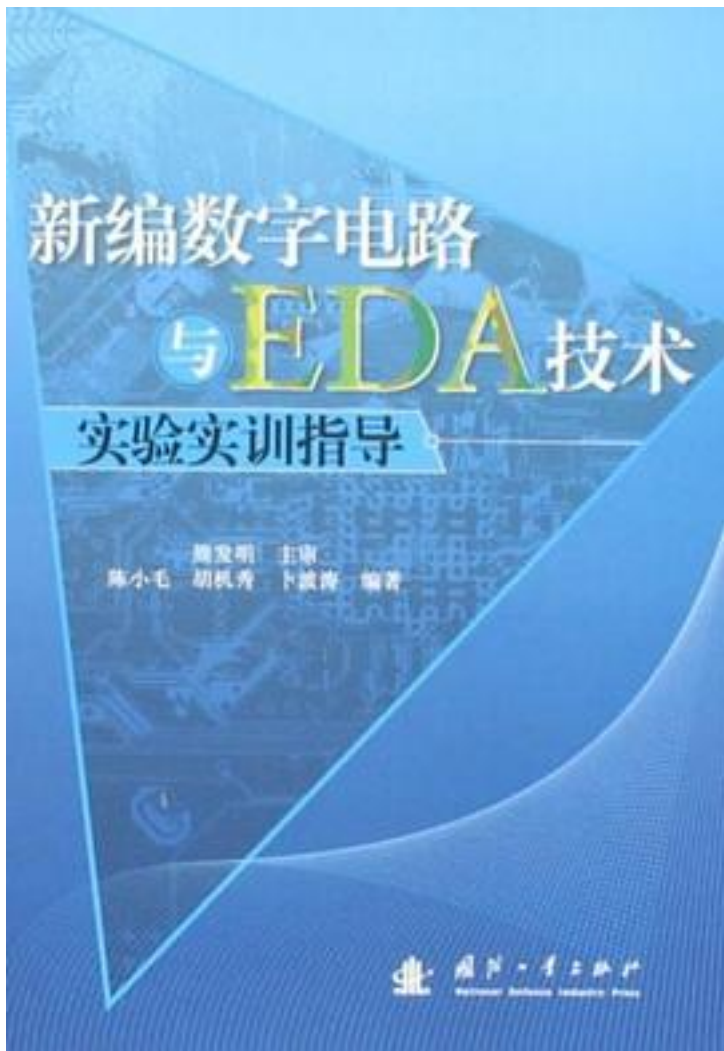


新编数字电路与EDA技术实验实训指导



[新编数字电路与EDA技术实验实训指导_下载链接1](#)

著者:陈小毛,胡机秀,卜波涛

出版者:

出版时间:2008-8

装帧:

isbn:9787118058598

《新编数字电路与EDA技术实验实训指导》内容包括数字逻辑电路基础实验部分和EDA技术实验实训部分。《新编数字电路与EDA技术实验实训指导》介绍了数字逻辑实验的基础过程、操作规范、测试方法；提供了TTL集成逻辑门的逻辑功能与参数测试、组合逻辑电路的设计与测试、数据选择器及其应用、译码器及其应用、触发器及其应用、计数器及其应用、移位寄存器及其应用、555时基电路及其应用、D/A、A/D转换器这9个实验项目；详细介绍了Multisim 9的基本操作：还对常用逻辑器件进行功能仿真，对计数器、译码器电路进行仿真分析，并举例说明综合电路设计与动态分析。《新编数字电路与EDA技术实验实训指导》以Quartus II 软件的使用为例，通过实例让读者熟悉FPGA的设计流程，还介绍了硬件描述语言，其包括VHDL基本语句、组合逻辑电路程序设计、时序逻辑电路程序设计，以及Verilog语言应用设计。最后从简单到复杂，完成了一个数字系统的设计。《新编数字电路与EDA技术实验实训指导》可作为高等院校电子类、通信信息类、自动化类专业“数字逻辑电路”和“EDA技术应用”的实验指导和学习参考书。

作者介绍:

目录:

[新编数字电路与EDA技术实验实训指导_下载链接1](#)

标签

评论

[新编数字电路与EDA技术实验实训指导_下载链接1](#)

书评

[新编数字电路与EDA技术实验实训指导_下载链接1](#)