

基于FPGA的数字系统设计



[基于FPGA的数字系统设计_下载链接1](#)

著者:李辉

出版者:

出版时间:2008-11

装帧:

isbn:9787560621333

《基于FPGA的数字系统设计》介绍了可编程逻辑器件的内容结构和工作原理、用于数字系统设计的硬件描述语言Verilog-HDL、Spartan-3E实验开发板以及可编程逻辑器件的开发系统ISE8.2的使用方法，同时介绍了实现具有一定实际应用价值的数字系统的设计方法和实例。

《基于FPGA的数字系统设计》可以作为从事电子产品开发和生产的工程技术人员学习可编程集成电路原理和应用的技术参考书，也可以作为大专院校电子工程类专业开设实验和数字系统设计课程的教学参考书。

作者介绍:

目录:

[基于FPGA的数字系统设计_下载链接1](#)

标签

计算机

李輝

微电子

FPGA

评论

對初學而言，還算是比較不錯的讀物。如果手上有Sparton-3E的實驗開發板，就再合適不過了。

Spartan-3E器件实例

[基于FPGA的数字系统设计 下载链接1](#)

书评

[基于FPGA的数字系统设计 下载链接1](#)