

图说VHDL数字电路设计



[图说VHDL数字电路设计_下载链接1](#)

著者:王振红

出版者:

出版时间:2009-1

装帧:

isbn:9787122037343

《图说VHDL数字电路设计》主要介绍了VHDL数字电路设计的主要内容和方法，包括VHDL的数据和表达式、VHDL的顺序描述语句、VHDL的并行描述语句、VHDL的时钟信号描述方法、VHDL的有限状态机的设计、VHDL数字电路设计实例。全书43个设计实例由浅入深，并配有图示和注释。

作者介绍:

目录:

[图说VHDL数字电路设计_下载链接1](#)

标签

评论

[图说VHDL数字电路设计_下载链接1](#)

书评

[图说VHDL数字电路设计_下载链接1](#)