

脉冲与数字电路



[脉冲与数字电路_下载链接1](#)

著者:

出版者:

出版时间:1998-5

装帧:

isbn:9787810650878

《脉冲与数字电路》经全国中专电子技术专业教学指导委员会评审通过，作为全国中专电子类专业“九五”规划教材正式出版。《脉冲与数字电路》除绪论外共分七章。主要内容有逻辑门电路、逻辑代数、组合逻辑电路、集成触发器、时序逻辑电路、脉冲电路、数模和模数转换电路。书中打*的部分可根据教学具体情况作为选讲内容。

《脉冲与数字电路》以数字集成电路贯穿全篇，进一步突出和加强了数字集成电路的内容，大大压缩和精简了一些陈旧的分立元件脉冲电路的篇幅；加强了MOS电路和大规模集成电路的比例，删减了ECL和I²L双极型集成电路的内容，减少了利用小规模集成电路进行逻辑设计的比例。在内容处理上，尽量避免复杂的集成块内部电路的分析，着重阐明电路的外特性、基本原理、逻辑功能和应用（如增加了MSI组合逻辑部件的应用实例等）。并对一些典型的数字集成电路产品型号、功能、特点、应用及集成电路使用常识等进行了介绍。

在内容编排处理上，因为晶体管是构成逻辑门电路的主要器件，故将晶体管开关特性方面的内容编入逻辑门一章。又因脉冲电路中涉及RC电路的分析，故将RC电路方面的有关内容编入脉冲电路一章。

《脉冲与数字电路》各章均有小结、思考题和习题。理论授课参考学时90，实验单独开

课。

作者介绍:

目录:

[脉冲与数字电路 下载链接1](#)

标签

评论

[脉冲与数字电路 下载链接1](#)

书评

[脉冲与数字电路 下载链接1](#)