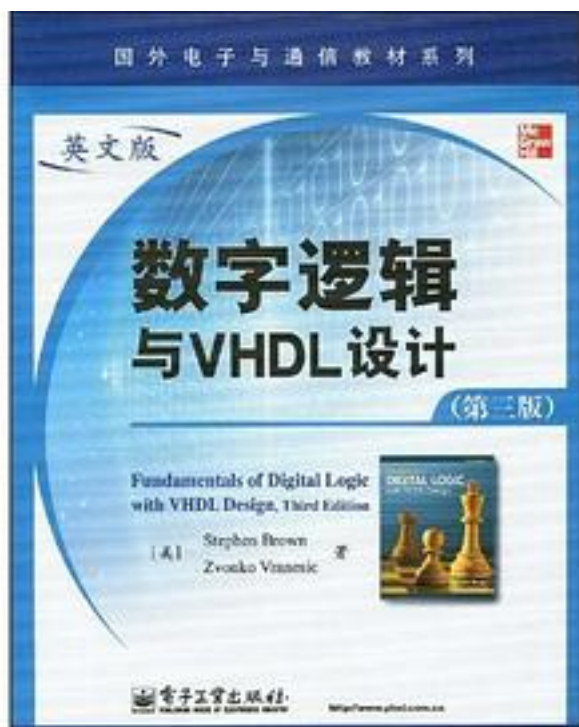


数字逻辑与VHDL设计



[数字逻辑与VHDL设计 下载链接1](#)

著者:

出版者:

出版时间:2009-4

装帧:

isbn:9787121084225

《数字逻辑与VHDL设计(第3版)(英文版)》适用于数字逻辑设计的简介课程，主要目标如下：(1)教授学生关于手工进行数字设计的基本概念；(2)给出使用CAD工具手工设计数字电路的详细方法。内容涉及设计数字系统的过程、逻辑电路的基本概念、数字电路、组合电路的综合、执行算术运算的电路、用做构件块的组合电路、存储器、同步顺序电路、异步顺序电路、真实系统设计中出现的实际问题、电路测试以及CAD流程等。

《数字逻辑与VHDL设计(第3版)(英文版)》可作为计算机和电子工程等专业本科生及研究生的教材，也可作为集成电路设计人员参考书。

作者介绍:

目录:

[数字逻辑与VHDL设计_下载链接1](#)

标签

计算机硬件

英语

中国

2009

评论

[数字逻辑与VHDL设计_下载链接1](#)

书评

[数字逻辑与VHDL设计_下载链接1](#)