

基于Verilog HDL的通信系统设计



[基于Verilog HDL的通信系统设计_下载链接1](#)

著者:

出版者:

出版时间:2009-4

装帧:

isbn:9787508462882

《基于Verilog HDL的通信系统设计》综合几位作者多年的研究和实践经验，从Verilog

HDL的基本语法知识开始，简要介绍Modelsim和Quartus软件的使用方法，再对数字信号处理关键技术的原理和实践、无线通信关键技术的原理和实践、有线通信关键技术的原理和实践进行全面的分析和介绍；最后给出FPGA的常用设计指导原则代码编写规范和实验指导。这种结构的安排旨在提高读者的工程实践能力，使读者在设计开发、应用过程中起到事半功倍的效果。

随着电子技术的发展，当前的数字通信系统正朝着速度快、带宽大、体积小、集成度高的方向迅猛发展。推动该浪潮迅猛发展的引擎就是日趋进步和完善的FPGA设计技术。FPGA以其功能强大、开发周期短、投资少、可重复修改、开发工具智能以及软件可升级等特点成为通信系统领域硬件设计的先导。

《基于Verilog HDL的通信系统设计》体系完整，内容编写思路大致按照基础知识、应用实例、设计指导、代码规范和实验来完成。《基于Verilog HDL的通信系统设计》适合作为高等院校通信、计算机专业本科生和研究生的教学用书，也可供有关技术培训及工程技术人员自学参考用。

作者介绍:

目录:

[基于Verilog HDL的通信系统设计_下载链接1](#)

标签

verilog

微电子

ASIC

评论

[基于Verilog HDL的通信系统设计_下载链接1](#)

书评

[基于Verilog HDL的通信系统设计_下载链接1](#)