

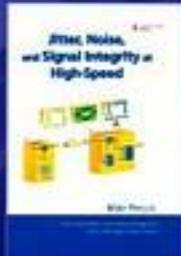
# 高速系统设计

国外电子与通信教材系列

PEARSON

## 高速系统设计 —抖动、噪声和信号完整性

Jitter, Noise, and Signal Integrity at High-Speed



[美] 李鹏 (Mike Peng Li) 著

李玉山 潘键 等译

电子工业出版社

http://www.ptpress.com.cn

本页面中的内容受版权保护

[高速系统设计\\_下载链接1](#)

著者:李鹏

出版者:电子工业出版社

出版时间:2009-7

装帧:

isbn:9787121089060

《高速系统设计:抖动、噪声与信号完整性》着重介绍了最新的抖动、噪声、误码(JNB)和信号完整性(SI)问题的解决方案，内容涉及理论、分析、方法和应用。《高速系统设计:抖动、噪声与信号完整性》讨论了链路部件和整个系统中的JNB及SI难题；论述了与JNB及SI有关的术语、定义、基本概念和产生根源；给出了最新的理论、分析、方法和实际对象，引导读者从最基本的数学、统计学、电路与系统模型出发直到最终应用。《高速系统设计:抖动、噪声与信号完整性》的重点在于研究时钟及串行数据通信中的应用问题，涵盖JNB及SI的仿真、建模、诊断、调试及一致性测试等。

作者介绍:

目录:

[高速系统设计 下载链接1](#)

## 标签

高速

信号完整性

抖动

噪声

简体中文

中国

2009

## 评论

[高速系统设计 下载链接1](#)

书评

[高速系统设计 下载链接1](#)