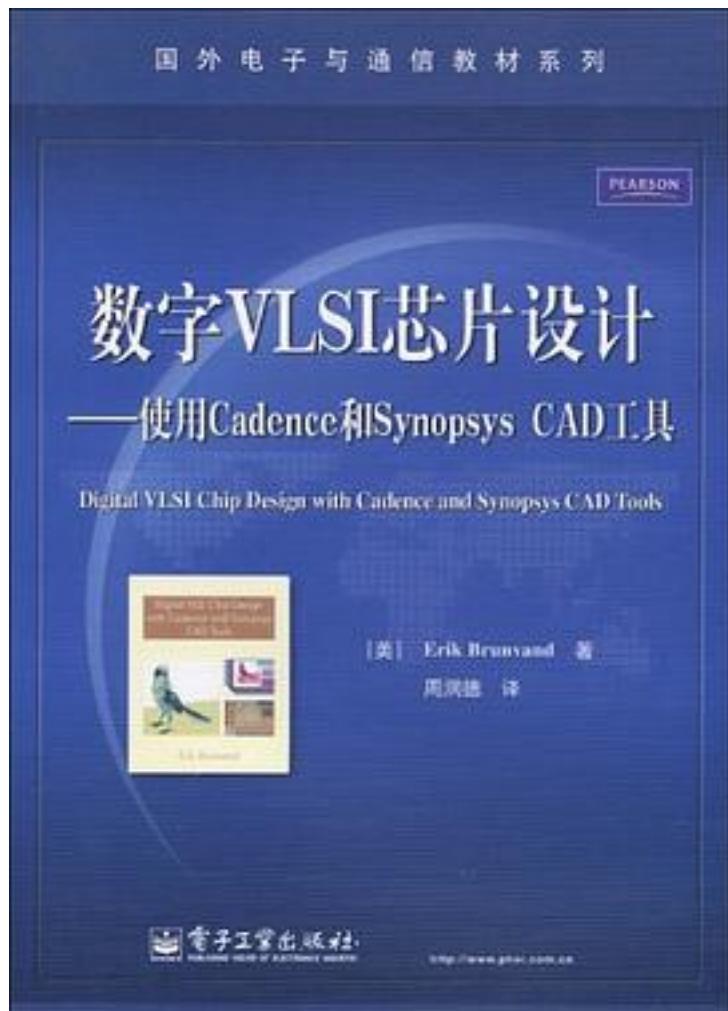


数字VLSI芯片设计



[数字VLSI芯片设计 下载链接1](#)

著者:布鲁范德

出版者:

出版时间:2009-7

装帧:

isbn:9787121091599

《数字VLSI芯片设计:使用Cadence和Synopsys

CAD工具(英文版)》介绍如何使用Cadence和Synopsys公司的CAD工具来实际设计数字VLSI芯片。读者通过《数字VLSI芯片设计:使用Cadence和Synopsys CAD工具(英文版)》可以循序渐进地学习这些CAD工具，并使用这些软件设计出可制造的数字集成电路芯片。《数字VLSI芯片设计:使用Cadence和Synopsys CAD工具(英文版)》内容按集成电路的设计流程编排，包括CAD设计平台、电路图输入、Verilog仿真、版图编辑、标准单元设计、模拟和数模混合信号仿真、单元表征和建库、Verilog综合、抽象形式生成、布局布线及芯片总成等工具；每一工具的使用都以实例说明，最后给出了一个设计简化MIPS微处理器的完整例子。《数字VLSI芯片设计:使用Cadence和Synopsys CAD工具(英文版)》可与有关集成电路设计理论的教科书配套使用，可作为高等院校有关集成电路设计理论类课程的配套教材和集成电路设计实践类课程的教科书，也可作为集成电路设计人员的培训教材和使用手册。

作者介绍:

目录:

[数字VLSI芯片设计_下载链接1](#)

标签

英语

中国

VLSI

2009

评论

[数字VLSI芯片设计_下载链接1](#)

书评

[数字VLSI芯片设计 下载链接1](#)