

基于Quartus II的数字逻辑实验教程



[基于Quartus II 的数字逻辑实验教程 下载链接1](#)

著者:张丽荣

出版者:

出版时间:2009-8

装帧:

isbn:9787302200499

《基于Quartus2的数字逻辑实验教程》共分6章。第1章是实验要点；第2、3章根据数

字电路设计的要点和应用特点，给出了多项综合性、趣味性、实用性的实验任务，通过两个实例详细介绍了Quartus II 5. 0的文本和图形输入方式的编辑、编译、仿真、下载等基本设计流程，以及一些设计方法；第4章是使用Verilog HDL进行编程的实例；第5章介绍使用Quartus II 5. 0过程中的常见错误提示和修改方法；第6章是GX-EDA／SOPC综合实验平台简介。

《基于Quartus2的数字逻辑实验教程》可作为普通高等学校数字逻辑及数字系统设计课程的实验教材，也可供从事数字系统设计的工程人员参考。

作者介绍:

目录:

[基于Quartus II 的数字逻辑实验教程](#) [下载链接1](#)

标签

评论

[基于Quartus II 的数字逻辑实验教程](#) [下载链接1](#)

书评

[基于Quartus II 的数字逻辑实验教程](#) [下载链接1](#)