

# 数字电路与逻辑设计



[数字电路与逻辑设计\\_下载链接1](#)

著者:

出版者:

出版时间:2009-9

装帧:

isbn:9787115197672

《数字电路与逻辑设计》是普通高等教育“十一五”国家级规划教材。《数字电路与逻辑设计》系统地介绍了数字电路与逻辑设计的基本概念及分析和设计方法。《数字电路与逻辑设计》的编写本着经典和现代相结合的原则，对于经典的概念、原理和方法进行准确的、深入浅出的讲解；对于现代的数字技术和设计方法，则是有针对性地选择了一些最新的设计理念和方法。《数字电路与逻辑设计》普遍采用了逻辑仿真的波形图，使得分析和设计的结果更有真实感。全书共分9章，包括数字电路中的数和编码、逻辑代数基础、集成门电路、组合逻辑电路的分析和设计、集成触发器、时序逻辑电路的分析和设计、大规模数字集成电路、数/模和模/数转换、VHDL描述逻辑电路等内容。《数字电路与逻辑设计》可作为高等院校通信、信息、电子工程、计算机、自动化等相关专业的本科教材，也可供相关专业的研究生和工程技术人员阅读参考。

作者介绍:

目录:

[数字电路与逻辑设计\\_下载链接1](#)

## 标签

数电

坑爹!!!

## 评论

太好了! 卓越有售!!!

-----  
[数字电路与逻辑设计\\_下载链接1](#)

## 书评

-----  
[数字电路与逻辑设计\\_下载链接1](#)