

汇编语言



[汇编语言_下载链接1](#)

著者:郑晓薇

出版者:机械工业

出版时间:2009-9

装帧:

isbn:9787111269076

《汇编语言》以80X86系列微型计算机为基础，以MASM5.0为汇编上机实验环境，重点介绍Intel8086指令系统。《汇编语言》的写作特点为采用实例驱动教学的方法，以丰富的示例和实例在DEBUG下的运行结果为依托展开教学和学习；在编写思路上，将指令系统分散到相关章节，指令的学习与示例、实例结合。采用启发式设问引导教学，在编写结构上提出一个学习框架，便于读者思考和学习。《汇编语言》中实验练习贯穿始终，在各章中布置了实验任务模块，并在第10章专门安排了综合性设计性实验内容，通过多层次的实验训练来加强各章内容的学习理解、融会贯通。汇编语言是计算机专业的专业基础课程，也是电子、通信及自动控制等相关专业计算机技术课程的内容。

全书结构清晰，内容丰富，例题多样，练习和习题针对性强。所有程序都经过运行验证，习题和测验附有答案。与《汇编语言》配套有多媒体PPT课件、书中的例题程序及习题答案等，可免费赠送使用《汇编语言》做教材的教师。

《汇编语言》可以作为计算机专业汇编语言课程的教材(含实验)，或者作为其他专业相

关课程的参考书和自学教材。

作者介绍:

目录: 前言 教学建议 第1章 基础知识 1.1 汇编语言基本概念 1.2 计算机中数的表示 1.2.1 进制转换 1.2.2 进制运算 1.2.3 补码运算 1.2.4 编码 1.3 实例一 揭开数的面纱 1.3.1 数的正确表示 1.3.2 数的符号问题 习题一 测验一 第2章 计算机基本原理 2.1 冯·诺依曼计算机 2.1.1 冯·诺依曼计算机的原理 2.1.2 冯·诺依曼计算机的基本结构 2.2 微型计算机系统 2.2.1 微型计算机系统概念 2.2.2 微处理器 2.3 80X86寄存器 2.3.1 8086寄存器组 2.3.2 80X86寄存器组 2.4 内存储器 2.4.1 物理地址与逻辑地址 2.4.2 存储单元 2.4.3 存储器分段 2.5 实例二进入计算机 2.5.1 调试工具 DEBUG 2.5.2 实验任务 习题二 测验二 第3章 指令系统与寻址方式 3.1 汇编语言指令 3.1.1 机器指令 3.1.2 汇编指令 3.1.3 指令系统 3.2 指令的寻址方式 3.2.1 寻址方式 3.2.2 立即寻址方式 3.2.3 寄存器寻址方式 3.2.4 存储器寻址方式 3.3 实例三 寻找操作数 3.3.1 寻址方式的选择 3.3.2 实验示例 3.3.3 实验任务 习题三 测验三 第4章 汇编语言程序设计 4.1 汇编语言程序设计初步 4.1.1 第一个汇编语言程序 4.1.2 从源程序到可执行程序 4.2 伪指令 4.2.1 段定义伪操作 4.2.2 数据定义伪指令 4.2.3 其他伪指令 第5章 分支程序设计 第6章 循环程序设计 第7章 子程序设计 第8章 宏汇编技术 第9章 中断程序设计 第10章 综合性设计性实验 附录A 8086指令系统表 附录B 汇编出错提示信息 附录C 汇编语言各章测验答案 参考文献
· · · · · (收起)

[汇编语言 下载链接1](#)

标签

asm

评论

[汇编语言 下载链接1](#)

书评

[汇编语言_下载链接1](#)