

VHDL硬件描述语言与数字逻辑电路设计



[VHDL硬件描述语言与数字逻辑电路设计_下载链接1](#)

著者:

出版者:

出版时间:2009-8

装帧:

isbn:9787560623047

《VHDL硬件描述语言与数字逻辑电路设计(第3版)》系统地介绍了VHDL硬件描述语言以及用该语言设计数字逻辑电路和数字系统的新方法。全书共13章，第1、3、4、5、6、7、8、9章主要介绍VHDL语言的基本知识和用其设计简单逻辑电路的基本方法；第2、10章简单介绍数字系统设计的一些基本知识；第11章以洗衣机洗涤控制电路设计为例，详述一个小型数字系统设计的步骤和过程；第12章介绍常用微处理器接口芯片的设计实例；第13章介绍VHDL语言93版和87版的主要区别。《VHDL硬件描述语言与数字逻辑电路设计(第3版)》简明扼要，易读易懂，书中所有VHDL语言都用93版标准格式书写。全书以数字逻辑电路设计为主线，用对比手法来说明数字逻辑电路的电原理图和VHDL语言程序之间的对应关系，并列举了众多实例。另外，从系统设计角度出发，介绍了数字系统设计的一些基本知识及工程设计技巧。

《VHDL硬件描述语言与数字逻辑电路设计(第3版)》既可作为大学本科生教材，也可作为研究生教材，还可供电子电路工程师自学参考。

作者介绍:

目录:

[VHDL硬件描述语言与数字逻辑电路设计_下载链接1](#)

标签

大学教材

VHDL

评论

有些例子不能实现，还是要仔细鉴别！

从基础到进阶 都是必备读物 此书堪称经典

[VHDL硬件描述语言与数字逻辑电路设计_下载链接1](#)

书评

[VHDL硬件描述语言与数字逻辑电路设计_下载链接1](#)