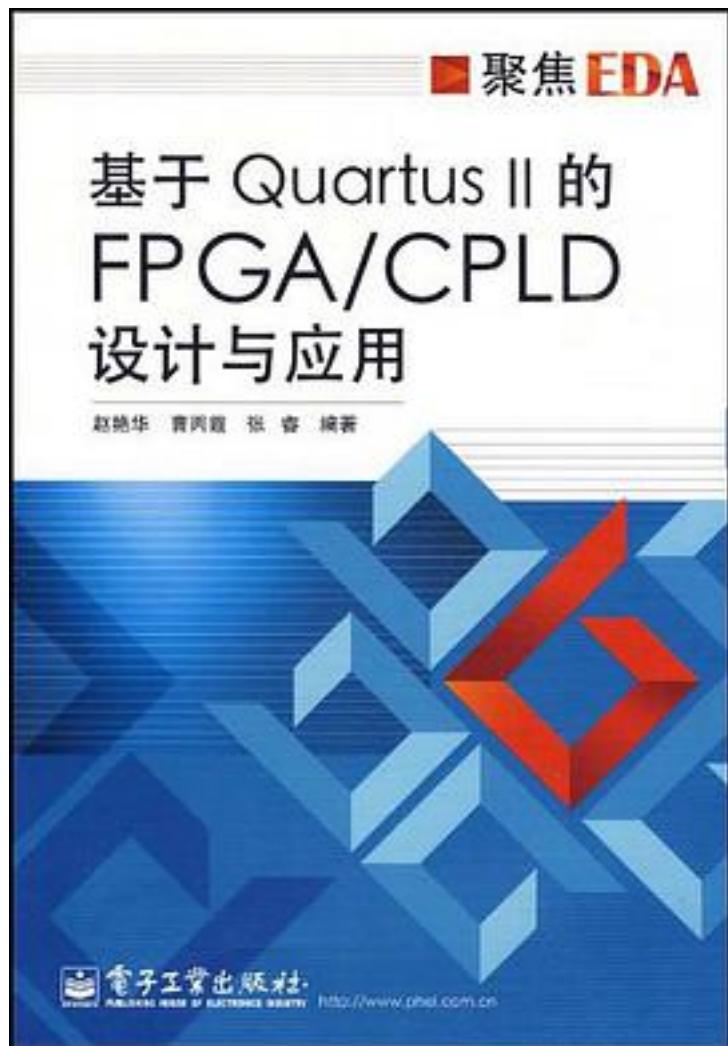


基于Quartus II的FPGA/CPLD设计与应用



[基于Quartus II的FPGA/CPLD设计与应用_下载链接1](#)

著者:

出版者:

出版时间:2009-9

装帧:

isbn:9787121093227

《基于Quartus II的FPGA/CPLD设计与应用》以提高读者实践操作能力和工程设计能力为目的，对EDA技术和FPGA/CPLD应用的相关知识进行了系统的介绍，内容包括EDA技术的基本知识，FPGA/CPLD的基本原理，Quartus II的使用方法与使用技巧，主流硬件描述语言VHDL的语法规则介绍及实例说明，常用的控制或通信功能模块的设计方法实例，以及采用VHDL语言描述的FPGA/CPLD综合实例设计。

《基于Quartus II的FPGA/CPLD设计与应用》以实例为线索，以应用设计为主体，取材广泛，由浅入深地介绍了在Quartus II平台下利用VHDL语言进行FPGA/CPLD设计开发的流程和方法。

作者介绍:

目录:

[基于Quartus II的FPGA/CPLD设计与应用](#) [下载链接1](#)

标签

1

评论

[基于Quartus II的FPGA/CPLD设计与应用](#) [下载链接1](#)

书评

[基于Quartus II的FPGA/CPLD设计与应用](#) [下载链接1](#)