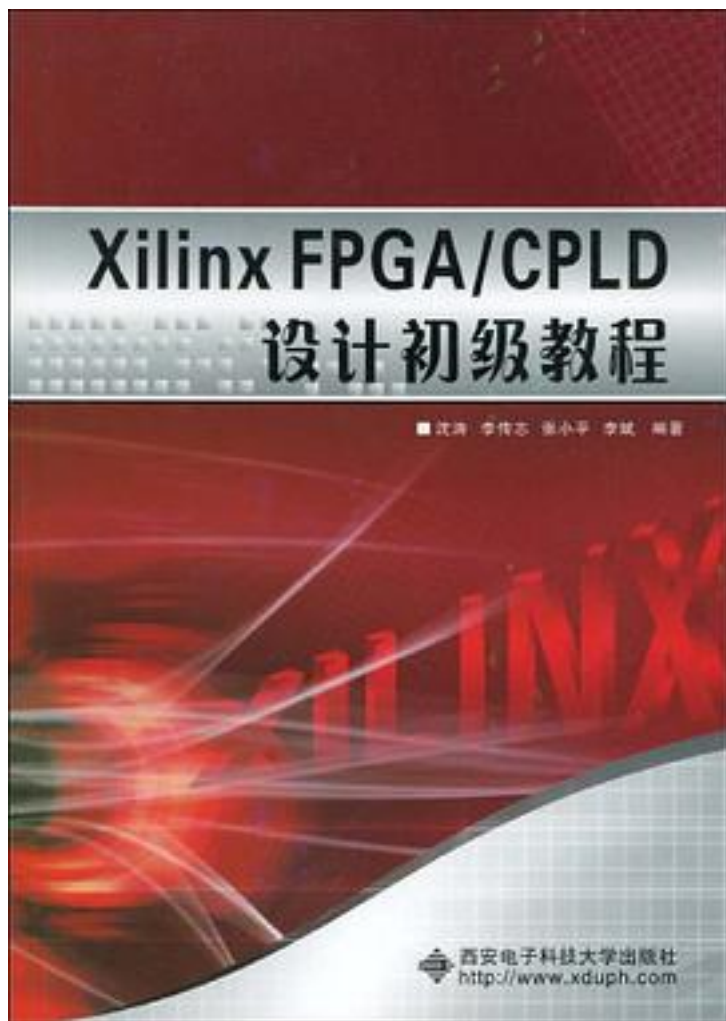


Xilinx FPGA/CPLD设计初级教程



[Xilinx FPGA/CPLD设计初级教程_下载链接1](#)

著者:

出版者:

出版时间:2009-9

装帧:

isbn:9787560622576

《Xilinx

FPGA/CPLD设计初级教程》介绍了美国Xilinx公司的FPGA和CPLD产品的基本结构、硬件描述语言Verilog HDL的编程方法以及上些设计技巧。《Xilinx FPGA/CPLD设计初级教程》分为上下两篇。上篇为基础内容，其中第1章介绍了可编程逻辑器件的发展史及Xilinx的FPGA、CPLD器件的基本结构和工作原理；第2章介绍了Xilinx产品的器件资源；第3、4章介绍了硬件描述语言Verilog HDL及其编程方法；第5章介绍了数字电路设计中一些最基本的设计技巧；第6章介绍了Xilinx FPGA器件中全局时钟资源的使用；第7章简单介绍了PicoBlaze软核的工作流程。下篇为实验案例，详细介绍了使用Xilinx公司的ISE开发工具设计数字电路的八个实验。

《Xilinx FPGA/CPLD设计初级教程》的最大特色是强调培养初学者的动手能力。

《Xilinx FPGA/CPLD设计初级教程》可作为各高校数字电路相关专业课程的教材，也可作为FPGA/CPLD初学者的参考书。

《Xilinx FPGA/CPLD设计初级教程》配有电子教案，需要者可登录出版社网站，免费下载。

作者介绍:

目录:

[Xilinx FPGA/CPLD设计初级教程_下载链接1](#)

标签

评论

[Xilinx FPGA/CPLD设计初级教程_下载链接1](#)

书评

[Xilinx FPGA/CPLD设计初级教程 下载链接1](#)