

新编数字电路与数字逻辑



[新编数字电路与数字逻辑_下载链接1](#)

著者:张虹 编

出版者:

出版时间:2010-1

装帧:

isbn:9787121100147

《新编数字电路与数字逻辑》内容简介：为适应电子信息时代的新形势和应用型本科院

校培养应用型人才的迫切需要，经过教学改革与实践，我们编写了这本《新编数字电路与数字逻辑》教材。全书共分8章，分别为：数字电路基础知识，门电路，组合逻辑电路，触发器，时序逻辑电路，脉冲波形的产生与整形，数模、模数转换，存储器和可编程逻辑器件。

各章均配有经典例题和习题，每章最后都附有相应实训。此外，在教材的最后还编写了综合实训内容。《新编数字电路与数字逻辑》语言简洁，知识全面，深入浅出，通俗易懂。在保证理论知识够用的同时，注重理论联系实际，培养学生各方面的能力。

《新编数字电路与数字逻辑》在编写过程中注意到电子技术领域的最新变化，将VHDL语言及基本逻辑器件的硬件描述语言引入各个章节中。

《新编数字电路与数字逻辑》可作为高等院校计算机、电子、通信、自动化、机电一体化等专业本科和专科的教材，也可作为自学考试和从事电子技术工程人员的自学用书。

作者介绍:

目录:

[新编数字电路与数字逻辑_下载链接1](#)

标签

评论

[新编数字电路与数字逻辑_下载链接1](#)

书评

[新编数字电路与数字逻辑_下载链接1](#)