

Xilinx可编程逻辑器件设计技术详解



[Xilinx可编程逻辑器件设计技术详解 下载链接1](#)

著者:何宾

出版者:

出版时间:2010-3

装帧:

isbn:9787302210719

《Xilinx可编程逻辑器件设计技术详解》系统、全面地介绍了基于Xilinx可编程逻辑器件设计的方法、理论和应用。全书共分11章，内容包括：可编程逻辑器件设计指南、可编程逻辑器件设计方法、VHDL高级设计技术、IP核设计技术、基于HDL的设计输入、基于原理图的设计输入、设计综合和行为仿真、设计实现和时序仿真、设计下载、ChipScope Pro调试工具、PlanAhead工具及应用。《Xilinx可编程逻辑器件设计技术详解》参考了大量的最新的设计资料，内容新颖，理论与应用并重，书中介绍了Xilinx可编程逻辑器件的许多关键设计方法和设计技术，将这些设计方法和设计技术的介绍有机地贯穿于完整的设计流程中。

《Xilinx可编程逻辑器件设计技术详解》可作为从事Xilinx可编程逻辑器件设计工程技术

人员的参考用书，以及电子信息类专业本科高年级学生和研究生教学和科研用书，同时也可以作为Xilinx公司的培训教材。

作者介绍:

目录:

[Xilinx可编程逻辑器件设计技术详解_下载链接1](#)

标签

评论

纸上得来终觉浅，绝知编程要躬行

[Xilinx可编程逻辑器件设计技术详解_下载链接1](#)

书评

[Xilinx可编程逻辑器件设计技术详解_下载链接1](#)