

数字电子技术基础



[数字电子技术基础_下载链接1](#)

著者:卫桦林

出版者:高等教育

出版时间:2010-3

装帧:

isbn:9787040288520

《数字电子技术基础学习指导与习题解答(第2版)》是为配合南京工程学院杨志忠教授主编的《数字电子技术基础(第二版)》教材而编写的,是在《数字电子技术基础学习指导书》和《数字电子技术基础教师手册》两《数字电子技术基础学习指导与习题解答(第2版)》的基础上,经过筛选、整理而成。全书分为上、下两篇,上篇的学习指导部分主要归纳教材各章节的基本要求、重点难点,对各章的基本内容作简要概括;下篇的习题解答部分改正了《数字电子技术基础教师手册》中的一些错误,删除了一些不合理的习题,补充了一些更为合理并结合工程实际的习题。

《数字电子技术基础学习指导与习题解答(第2版)》适合作为应用型本科电气信息类专业教材学习指导,也可作为各类职业技术学院、专科学校、成人高校相关专业学生的辅导教材。

作者介绍:

目录: 上篇 学习指导 第1章 绪论 § 1.1 基本要求 § 1.2 重点难点 § 1.3 内容提要 § 1.4 例题分析 第2章 逻辑代数基础 § 2.1 基本要求 § 2.2 重点难点 § 2.3 内容提要 § 2.4

例题分析 第3章 集成逻辑门电路 § 3.1 基本要求 § 3.2 重点难点 § 3.3 内容提要 § 3.4
例题分析 第4章 组合逻辑电路 § 4.1 基本要求 § 4.2 重点难点 § 4.3 内容提要 § 4.4
例题分析 第5章 集成触发器 § 5.1 基本要求 § 5.2 重点难点 § 5.3 内容提要 § 5.4
例题分析 第6章 时序逻辑电路 § 6.1 基本要求 § 6.2 重点难点 § 6.3 内容提要 § 6.4
例题分析 第7章 脉冲产生与整形电路 § 7.1 基本要求 § 7.2 重点难点 § 7.3 内容提要
§ 7.4 例题分析 第8章 数模和模数转换器 § 8.1 基本要求 § 8.2 重点难点 § 8.3 内容提要
§ 8.4 例题分析 第9章 半导体存储器 § 9.1 基本要求 § 9.2 重点难点 § 9.3 内容提要
§ 9.4 例题分析 第10章 可编程逻辑器件 § 10.1 基本要求 § 10.2 重点难点 § 10.3
内容提要 § 10.4 例题分析 第11章 硬件描述语言(VHDL) § 11.1 基本要求 § 11.2
重点难点 § 11.3 内容提要 § 11.4 例题分析下篇 习题解答 第1章 绪论 第2章
逻辑代数基础 第3章 集成逻辑门电路 第4章 组合逻辑电路 第5章 集成触发器 第6章
时序逻辑电路 第7章 脉冲产生与整形电路 第8章 数模和模数转换器 第9章 半导体存储器
第10章 可编程逻辑器件 第11章 硬件描述语言(VHDL)
· · · · · (收起)

[数字电子技术基础_下载链接1](#)

标签

评论

[数字电子技术基础_下载链接1](#)

书评

[数字电子技术基础_下载链接1](#)