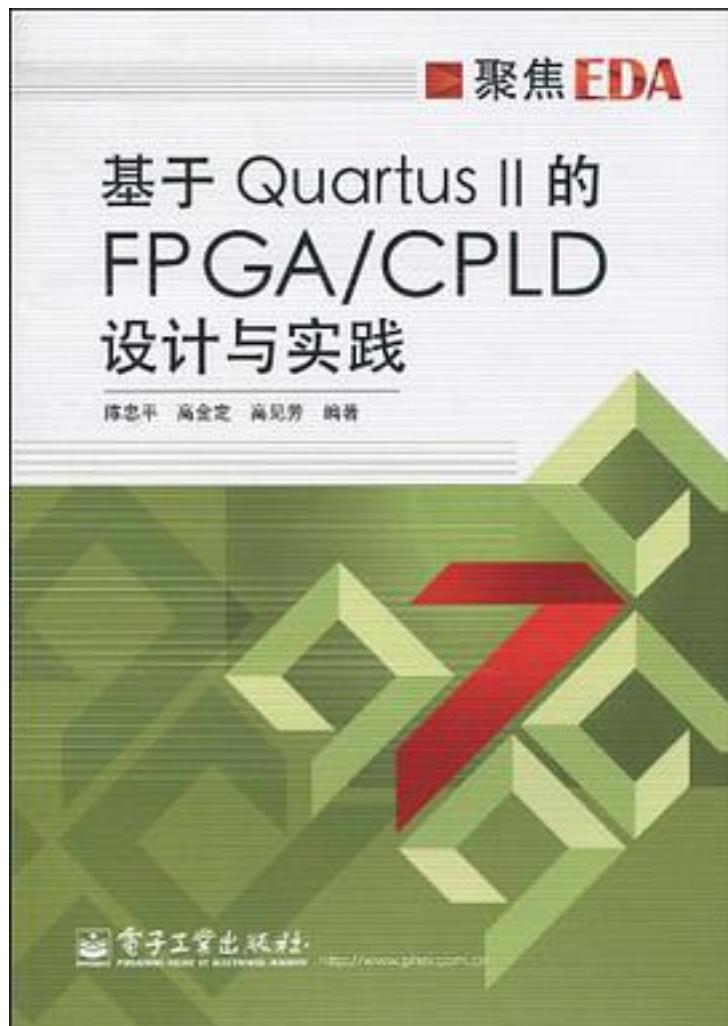


基于Quartus II的FPGA/CPLD设计与实践



[基于Quartus II的FPGA/CPLD设计与实践 下载链接1](#)

著者:

出版者:

出版时间:2010-4

装帧:

isbn:9787121105371

《基于Quartus

II的FPGA/CPLD设计与实践》从实验、实践、实用的角度出发，通过丰富的范例讲述基于Quartus II 9.0软件进行FPGA/CPLD应用产品的开发和应用。全书共6章，主要讲述了编程基础知识、简单逻辑门电路的设计、常用逻辑门电路的设计、时序电路的设计，以及实际系统的应用及开发过程。《基于Quartus II的FPGA/CPLD设计与实践》是结合作者丰富的教学与实践经验编写而成的，语言简洁、结构清晰，内容由浅入深。书中的范例具有很强的实用性，并且均通过了软、硬件调试与仿真验证。

《基于Quartus II的FPGA/CPLD设计与实践》适合从事FPGA/CPLD研发的技术人员阅读，也可作为高等学校相关专业的教学用书。

作者介绍:

目录:

[基于Quartus II的FPGA/CPLD设计与实践 下载链接1](#)

标签

论文

评论

[基于Quartus II的FPGA/CPLD设计与实践 下载链接1](#)

书评

[基于Quartus II的FPGA/CPLD设计与实践 下载链接1](#)