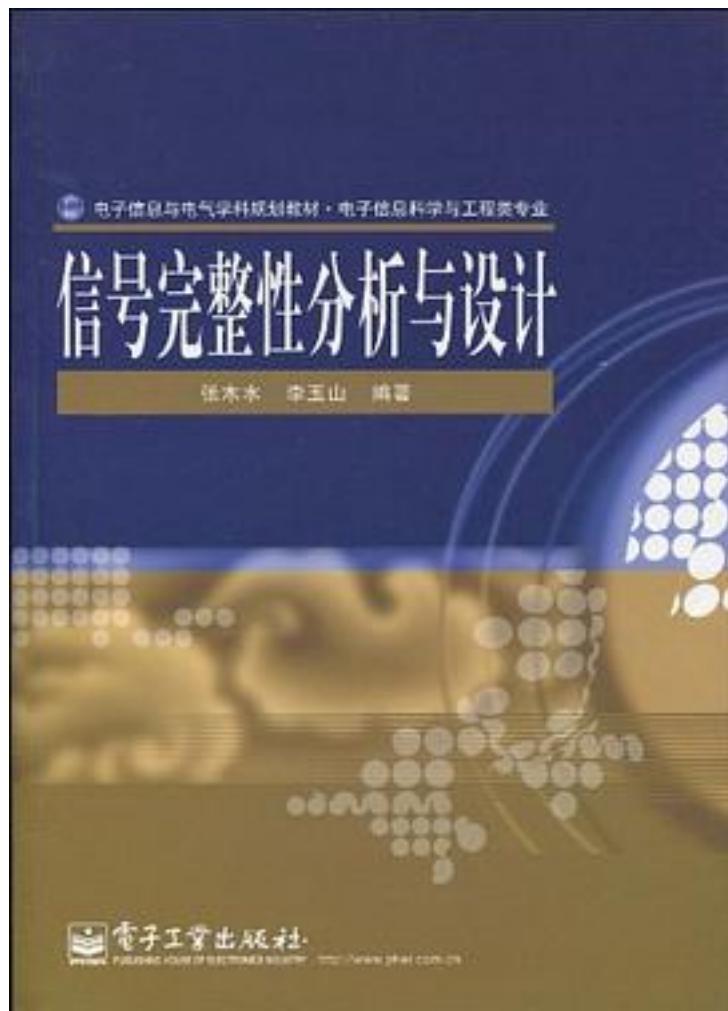


信号完整性分析与设计



[信号完整性分析与设计_下载链接1](#)

著者:张木水//李玉山

出版者:电子工业

出版时间:2010-4

装帧:

isbn:9787121105623

《信号完整性分析与设计》以高速PCB／封装为主要研究对象，辅之以典型的仿真示例

，深入阐明电路中信号完整性(SI)、电源完整性(PI)和电磁完整性(EMI)三类性能分析技术。内容侧重于引导对高速电路原理的感悟和理解，注重培养工程师们对高速设计的直觉把握。

《信号完整性分析与设计》以深入浅出的方式，从系统及电路的高速效应出发，对互连设计与完整性分析技术进行全方位、多角度的透视；完整论述SI、PI和EMI间的相关机理和本质；着力揭示无源元件的物理及拓扑结构与复杂电气性能之间的内在联系；附录还介绍了高速信令和PI仿真技术。

书中介绍的技术可直接指导实际高速电路与系统的设计与分析，具有很强的工程实用性。《信号完整性分析与设计》的读者覆盖面广，可以作为研究生学习广义信号完整性的课程教材或参考书，也可以作为高速电路与系统设计师们的研发手册与实践指南。

作者介绍：

张木水，2004年获西安电子科技大学电子工程专业学士学位并免试推荐为硕博连读研究生，2009年获西安电子科技大学电路与系统博士学位。目前是中山大学电子通信工程系副教授，在高速数字设计及互连建模、电源分配系统设计、电磁完整性分析等方面有较深的造诣。

李玉山，1968年本科毕业于哈尔滨军事工程学院。1968年～1979年在贵州〇八三基地研制雷达及通信系统。1981年获西北电讯工程学院硕士学位。1986年赴美国迈阿密大学研究数字视觉及VLSI设计，1999年赴美国北卡州立大学研究人工视觉及高速电路设计。完成科研项目40项，获省部级奖励10项，出版论著10部，主持制定中国电子行业标准3部，发表论文被三大检索收录90多篇。现为西安电子科技大学教授、电路与系统博士生导师。研究方向为：高速互连及信号完整性，数字系统及EDA技术。

目录: 第一部分 信号完整性
第1章 高速电路与信号完整性
第2章 高速互连设计基础
第3章 反射、串扰与同时开关噪声
第4章 非理想互连的分析与设计
第5章 非理想互连的建模与仿真
第6章 高速总线设计
第二部分 电源完整性
第7章 PDN分析与设计基础
第8章 高速PDN频域分析与设计
第9章 高速PDN时域分析与设计
第10章 PDN噪声耦合管理与抑制
第三部分 电磁完整性
第11章 电磁完整性设计基础
第12章 高速PCB的EMI设计
附录A 高速信令简介
附录B 电源完整性分析典型示例
附录C 技术要点汇总
· · · · · (收起)

[信号完整性分析与设计_下载链接1](#)

标签

嵌入式硬件设计

信号完整性

评论

[信号完整性分析与设计 下载链接1](#)

书评

[信号完整性分析与设计 下载链接1](#)