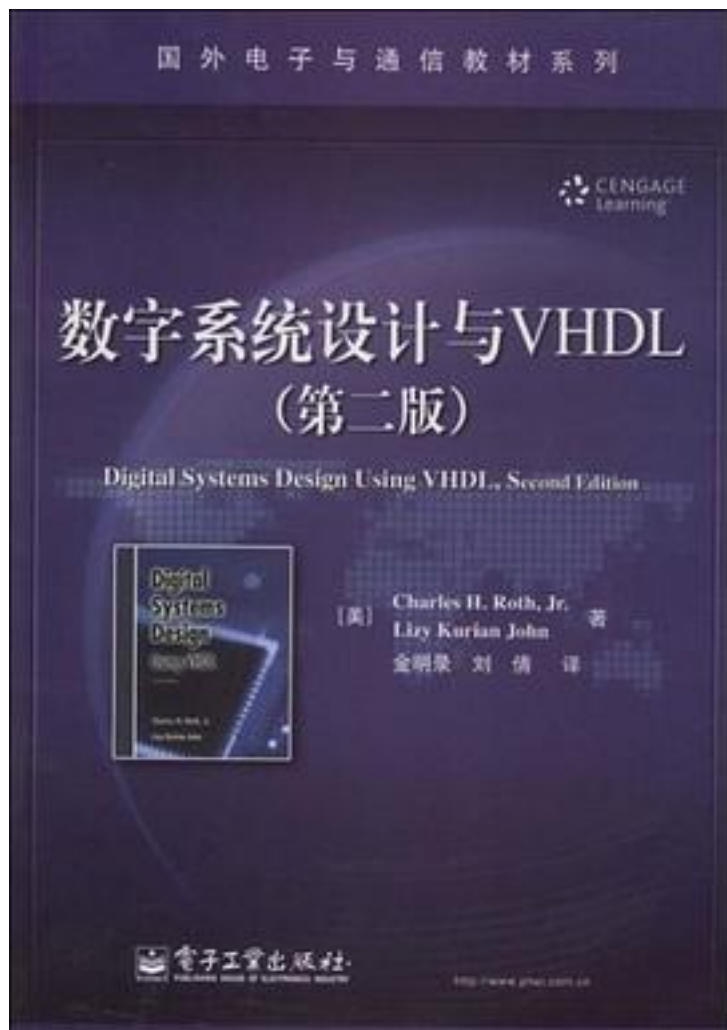


数字系统设计与VHDL



[数字系统设计与VHDL_下载链接1](#)

著者:

出版者:

出版时间:2010-5

装帧:

isbn:9787121107870

《数字系统设计与VHDL》根据EDA课程教学要求，以提高数字设计能力为目的，系统

阐述了数字系统开发的相关知识，主要包括EDA技术、FPGA/CPLD器件、VHDL硬件描述语言、数字系统的设计优化及应用等。全书以Quartus II、Synplify Pro软件为平台，以VHDL 87和VHDL 93语言标准为依据，以可综合的设计为重点，基于Altera的DE2-70平台，通过大量经过验证的数字设计实例，系统阐述了数字系统设计的方法与技术，由浅入深地介绍了VHDL工程开发的知识与技能。

《数字系统设计与VHDL》的特点是：着眼于实用，紧密联系教学实际，实例丰富。全书深入浅出，概念清晰，语言流畅。可作为电子、通信、微电子、信息、电路与系统、通信与信息系统以及测控技术与仪器等专业本科生和研究生的教学用书，也可供从事电路设计和系统开发的工程技术人员阅读参考。

作者介绍:

目录:

[数字系统设计与VHDL_下载链接1](#)

标签

教材

中国

评论

[数字系统设计与VHDL_下载链接1](#)

书评

[数字系统设计与VHDL_下载链接1](#)