

数字集成电路设计验证



[数字集成电路设计验证_下载链接1](#)

著者:

出版者:

出版时间:2010-5

装帧:

isbn:9787030276094

《数字集成电路设计验证:量化评估、激励生成、形式化验证》内容涉及数字集成电路设计验证的三个主要方面：量化评估、激励生成和形式化验证。主要包括寄存器传输级(RTL)电路建模、基于可观测性的覆盖率评估方法、设计错误模型；基于故障模型的激励生成、基于RTL行为模型的激励生成、覆盖率驱动的激励生成；基于可满足性的等价性检验、包含黑盒电路的形式化验证，以及不可满足问题。

全书图文并茂，阐述了作者及其科研团队自主创新的研究成果和结论，对致力于数字集成电路设计验证方法研究的科研人员(尤其是在读研究生)，具有较大的学术参考价值，也可用作集成电路专业的高等院校教师、研究生和高年级本科生的教学参考书。

作者介绍:

目录:

[数字集成电路设计验证_下载链接1](#)

标签

IC

评论

[数字集成电路设计验证_下载链接1](#)

书评

[数字集成电路设计验证_下载链接1](#)