

微型计算机原理及应用



[微型计算机原理及应用_下载链接1](#)

著者:

出版者:

出版时间:2010-7

装帧:平装

isbn:9787122073365

《微型计算机原理及应用》是作者结合多年的教学实践经验编写而成，以16位机为主讲机型，对内容作了精选，使《微型计算机原理及应用》更具系统性、实用性和先进性。

《微型计算机原理及应用》主要内容有：微型计算机系统基本原理、Intel8086/8088微处理器结构与工作方式、Intel8086/8088指令系统、汇编语言及程序设计，存储器系统、常用输入/输出接口等。

《微型计算机原理及应用》叙述由浅入深，体系结构合理，可以作为高等院校非计算机类专业的“微型计算机原理及应用”、“微型计算机原理与接口技术”、“微型计算机原理与汇编语言程序设计”等相关课程的教学用书，也可供相关技术人员参考。

作者介绍:

目录: 第1章 绪论

1.1 概述

1.1.1 微型计算机的发展概况

1.1.2 微型计算机的特点和应用

- 1.1.3 微型计算机的主要性能指标
- 1.2 计算机中的数制及其转换
 - 1.2.1 进位计数制
 - 1.2.2 数制间的转换
- 1.3 计算机中数的表示方法
 - 1.3.1 有符号数的表示方法
 - 1.3.2 无符号数的表示方法
 - 1.3.3 定点数和浮点数
- 1.4 二进制编码
 - 1.4.1 BCD码
 - 1.4.2 英文字符表示方法——ASCII码
- 1.5 微型计算机的基本结构
 - 1.5.1 微型计算机的组成
 - 1.5.2 微型计算机的工作过程
- 第2章 Intel 8086/8088微处理器
 - 2.1 Intel 8086/8088微处理器基本结构
 - 2.1.1 微型计算机功能结构
 - 2.1.2 微型计算机寄存器结构
 - 2.1.3 微型计算机存储器结构
 - 2.2 微处理器引脚及其功能
 - 2.2.1 8086/8088微处理器引脚及其功能
 - 2.2.2 8086/8088微处理器最小系统
 - 2.2.3 8086/8088微处理器工作时序
 - 2.3 8086/8088寻址方式
 - 2.3.1 立即寻址
 - 2.3.2 直接寻址
 - 2.3.3 寄存器寻址
 - 2.3.4 寄存器间接寻址
 - 2.3.5 寄存器相对寻址
 - 2.3.6 基址-变址寻址
 - 2.3.7 相对基址-变址寻址
 - 2.3.8 隐含寻址
 - 2.4 指令系统
 - 2.4.1 数据传送指令
 - 2.4.2 算术运算指令
 - 2.4.3 逻辑运算和移位指令
 - 2.4.4 串操作指令
 - 2.4.5 程序控制指令
 - 2.4.6 处理器控制指令
- 第3章 汇编语言程序设计
 - 3.1 汇编语言源程序
 - 3.1.1 汇编语言源程序的结构
 - 3.1.2 汇编语言语句类型及格式
 - 3.1.3 操作数域 (operand fields)
 - 3.2 伪指令
 - 3.2.1 数据定义伪指令
 - 3.2.2 符号定义伪指令
 - 3.2.3 段定义伪指令
 - 3.2.4 设定段寄存器伪指令
 - 3.2.5 过程定义伪指令
 - 3.2.6 宏命令伪指令
 - 3.2.7 模块定义与连接伪指令
 - 3.2.8 汇编程序与C语言程序的连接
 - 3.3 DOS功能调用

3.4 汇编语言程序设计基本技术

3.4.1 顺序程序设计

3.4.2 分支程序设计

3.4.3 循环程序设计

3.4.4 子程序设计

第4章 存储器系统

4.1 概述

4.1.1 存储器的基本概念

4.1.2 存储器的分类

4.1.3 存储器的主要技术指标

4.1.4 存储器的读写系统

4.2 随机存储器

4.2.1 静态随机存储器 (SRAM)

4.2.2 动态随机存储器 (DRAM)

4.3 只读存储器

4.3.1 掩膜ROM

4.3.2 可编程ROM (PROM)

4.3.3 可擦除、可编程ROM (EPROM)

4.3.4 电可擦除可编程ROM (EEPROM)

4.3.5 Flash存储器

4.4 存储器芯片的扩展

4.4.1 存储器与CPU连接时应注意的问题

4.4.2 存储器芯片的扩展

4.5 高速缓冲存储器Cache

4.6 虚拟存储器

第5章 输入输出与中断技术

5.1 输入输出接口

5.1.1 概述

5.1.2 I/O接口的编址方式

5.1.3 I/O接口的数据的传送方式

5.2 简单I/O接口电路

5.2.1 接口电路的基本构成

5.2.2 三态门接口

5.2.3 锁存器接口

5.3 简单I/O接口电路

5.3.1 无条件传送

5.3.2 查询传送

5.3.3 中断方式

5.3.4 直接存储器存储 (DMA) 方式

5.3.5 I/O处理机方式

5.4 中断技术

5.4.1 中断的基本概念

5.4.2 中断系统

5.4.3 可编程中断控制器8259A

第6章 常用数字接口电路

6.1 可编程并行输入输出接口8255A

6.1.1 并行通信和并行接口

6.1.2 A的内部结构

6.1.3 A的外部引脚

6.1.4 A的控制字

6.1.5 A的工作方式

6.1.6 应用实例

6.2 可编程定时器/计数器8253

6.2.1 内部结构

6.2.2 编程命令和工作方式
6.2.3 应用举例
6.3 可编程串行输入输出接口芯片8251A
6.3.1 串行通信基础
6.3.2 可编程串口接口芯片8251A
第7章 模拟量的输入输出
7.1 概述
7.2 数/模 (D/A) 转换器
7.2.1 D/A转换器的工作原理
7.2.2 数/模转换器芯片 (DAC) 及其接口技术
7.3 模/数 (A/D) 转换器
7.3.1 A/D转换器的工作原理
7.3.2 A/D转换器芯片ADC0809
附录A ASCII码表
附录B /8088指令简表
附录C、8088微机的中断
附录D BIOS软中断简要列表
参考文献
• • • • • ([收起](#))

[微型计算机原理及应用_下载链接1_](#)

标签

评论

[微型计算机原理及应用_下载链接1_](#)

书评

[微型计算机原理及应用_下载链接1_](#)