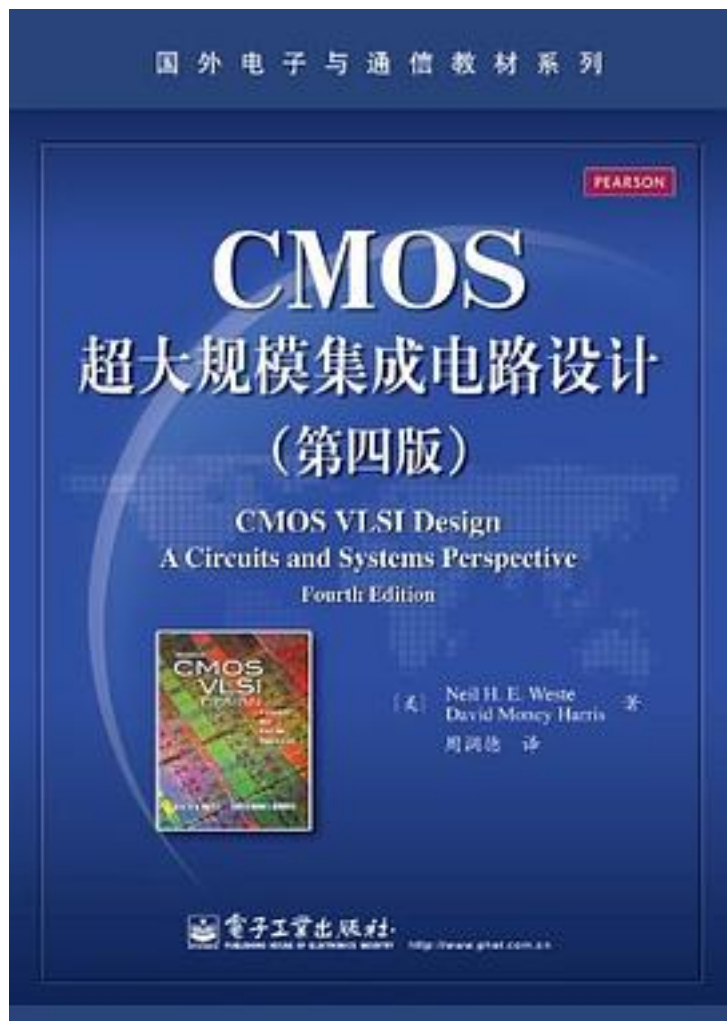


# CMOS超大规模集成电路设计



[CMOS超大规模集成电路设计\\_下载链接1](#)

著者:[美] 韦斯特

出版者:电子工业

出版时间:2011-8

装帧:

isbn:9787121141447

这本由美国的Neil H.E. Weste和David Money Harris所著的《CMOS超

大规模集成电路设计(第4版英文版)》是本经典教材，该版本反映了近年来集成电路设计领域面貌的迅速变化，突出了延时、功耗、互连和鲁棒性等关键因素的影响。内容涵盖了从系统级到电路级的CMOS VLSI设计方法，介绍了CMOS集成电路的基本原理，设计的基本问题，基本电路和子系统的设计，以及CMOS系统的设计实例(包括一系列当前设计方法和CMOS的特有问题，以及测试、可测性设计和调试等技术)。全书加强了对业界积累的许多宝贵设计经验的介绍。

《CMOS超大规模集成电路设计(第4版英文版)》可作为高等院校电子科学与技术、微电子学与固体电子学、集成电路工程、计算机科学与技术、自动化、汽车电子以及精密仪器制造等专业的本科生和研究生在CMOS集成电路设计方面的教科书，并可作为从事集成电路设计领域研究和技术工作的工程技术人员和高等院校教师的常备参考书。

作者介绍:

Nell H.E. Weste

现居住在澳大利亚，与人合伙创办了研发IEEE 802.11a CMOS芯片组的Radiata Communications公司。澳大利亚麦考瑞大学和阿德莱德大学的兼职教授。他的大部分职业生涯是在美国贝尔实验室、杜克大学、北卡罗来纳大学、MCNC、Symbolics和TLW公司度过的。

David Money Harris

美国哈佛玛德学院的工程学副教授。研究方向包括CMOS超大规模集成电路设计、微处理器和计算机算法。拥有13项专利，曾在太阳微系统公司、英特尔公司、惠普公司和Evens & Sutherland公司从事过芯片设计工作。

目录: Chapter 1 Welcome to VLSI Chapter 2 Devices Chapter 3 Speed Chapter 4 Power Chapter 5 Wires Chapter 6 Scaling, Reliability, and Variability Chapter 7 SPICE Chapter 8 Gates Chapter 9 Sequencing Chapter 10 Datapaths Chapter 11 Memories Chapter 12 Packaging, Power, Clock, I/O Chapter 13 Methodology Chapter 14 Test Chapter 15 Fabrication References Index Credits  
• • • • • ([收起](#))

[CMOS超大规模集成电路设计\\_下载链接1](#)

## 标签

IC

2011

电子电路

计算机科学

英语

科学

电子科学

数字逻辑

## 评论

-----  
[CMOS超大规模集成电路设计\\_下载链接1](#)

## 书评

作者是Mark Horowitz组里曾经的天才学生，年纪轻轻就和Ivan Sutherland一起完成了Logical Effort的完备理论建立，在Domino Circuit Design以及VLSI教学方面是当仁不让的明星。  
此书是众多VLSI书中最新最贴近design的一本，虽然它并不叫A Design Perspective。是本用来准备工作...

-----  
从大四学长淘到的，用以拓宽视野。内容不用说了，绝对饕餮大餐。很幸运的是，就我读的第一章来看，翻译得还不错。唯一遗憾的是，参考文献没了。怎么，为了省点纸钱？突然觉得和这出版社有代沟了。这种事好像某出版社也干过，不足为奇。

-----  
高价求购该绝版书 不管新旧 愿意转让的请联系:QQ332342368  
价钱不是问题。高价求购该绝版书 不管新旧 愿意转让的请联系:QQ332342368  
价钱不是问题。高价求购该绝版书 不管新旧 愿意转让的请联系:QQ332342368  
价钱不是问题。

-----  
022912: Still in Chap 1. I like his clear statement on everything and his flow is very smooth. Especially the top level to cell unit make me think about the . For the MIPS architecture, I use his another book:

-----  
[CMOS超大规模集成电路设计\\_下载链接1](#)